PATENT ABSTRACTS OF JAPAN

(11) Publication number: 09116222 A

(43) Date of publication of application: 02.05.97

(51) Int. CI

H01S 3/18

(21) Application number: 07268689

(22) Date of filing: 17.10.95

(71) Applicant:

MITSUBISHI ELECTRIC CORP

(72) Inventor:

NAGAI YUTAKA TADA HITOSHI

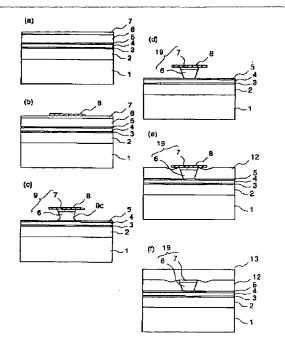
(54) MANUFACTURE OF SEMICONDUCTOR LASER AND SEMICONDUCTOR LASER

(57) Abstract:

PROBLEM TO BE SOLVED: To provide a manufacturing method by which a semiconductor layer provided with an inverted-mesa type ridge strip structure in which the ridge width becomes the narrowest at the part which is nearest to an active layer as compared with the width of the other part and a semiconductor laser obtained by the manufacturing method.

SOLUTION: After a p-type Al_yGa_{1-y}As (y=0.7) etching stopper layer 5, a second p-Al_xGa_{1-x}As (x=0.5) upper clad layer 6, and a first p-GaAs contact layer 7 are formed on a first p-Al_xGa_{1-x}As (x=0.5) upper clad layer 4, the first contact layer 2 and second clad layer 6 are removed by first etching until the layer 5 is exposed by using a ridge mask 8 as a mask. Then an inverted-mesa type ridge stripe structure 19 is formed in the second clad layer 6 by performing second etching for a period of 3 2.5 minutes by using an etchant prepared by mixing tartaric acid (50% wt.) and hydrogen peroxide (31% wt.) at a mixing ratio of 4:1.

COPYRIGHT: (C)1997,JPO



(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平9-116222

(43)公開日 平成9年(1997)5月2日

(51) Int.Cl.^e

織別配号

庁内整理番号

FΙ

技術表示箇所

H01S 3/18

H01S 3/18

審査請求 未請求 請求項の数7 OL (全 10 頁)

(21)出願番号

特願平7-268689

(71)出願人 000006013

(22)出題日

平成7年(1995)10月17日

三菱電機株式会社 東京都千代田区丸の内二丁目 2 番 3 号

(72)発明者 永井 豊

東京都千代田区丸の内二丁目2番3号 三

菱電機株式会社内

(72)発明者 多田 仁史

東京都千代田区丸の内二丁目2番3号 三

並電機株式会社内

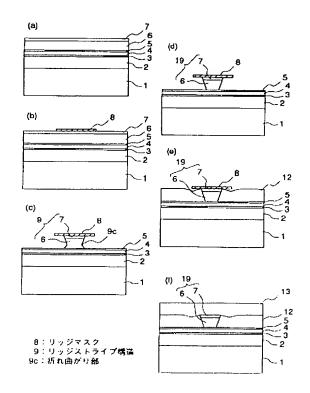
(74)代理人 弁理士 早瀬 憲一

(54)【発明の名称】 半導体レーザの製造方法,及び半導体レーザ

(57)【要約】

【課題】 最も活性層に近い部分のリッジ幅が、他の部分の幅と比べて最も狭くなっている逆メサ形状のリッジストライプ構造を備えた半導体レーザの製造方法及びこの製造方法により得られる半導体レーザを提供すること。

【解決手段】 p-A1, Ga_{1-1} , As(x=0.5) 第1上 クラッド層4上に、p-A1, Ga_{1-1} , As(y=0.7) エッチングストッパ層5、p-A1, Ga_{1-1} , As(x=0.5) 第2上クラッド層6、p-GaAs第1コンタクト層7を形成した後、リッジマスク8をマスクとして、第1のコンタクト層7と第2のクラッド層6とを第1のエッチングによりエッチングストッパ層5が露出するまで除去した後、第2のクラッド層6に対して、酒石酸(50%wt)と過酸化水素(31%wt)とを4:1の割合で混合してなるエッチング液を用いた第2のエッチングを2.5分以上行い、逆メサ形状のリッジストライプ構造19を形成する。



【特許請求の範囲】

【請求項1】 第1導電型半導体基板の一主面上に、第1導電型クラッド層と、該第1導電型クラッド層よりも実効的なバンドギャップエネルギーの小さい材料及び構造からなる活性層と、上記第1導電型クラッド層と、に第1の第2導電型クラッド層と、上記第1の第2導電型クラッド層とエッチングするエッチングストッパ層と、上記第1の第2導電型クラッド層と同じ半導体材料からなる第2の第2導電型クラッド層と同じ半導体材料からなる第2の第2導電型クラッド層と、第1の第2導電型コンタクト層とを順次エピタキシャル結晶成長させる工程と、

上記第1の第2導電型コンタクト層上に、逆メサ形状の リッジストライプ構造を形成可能な方向に伸びるストラ イプ状のリッジマスクを形成する工程と、

該リッジマスクを用いて、上記第1の第2導電型コンタクト層と上記第2の第2導電型クラッド層とを上記エッチングストッパ層が露出するまでウエットエッチングする第1のエッチング工程と、

その後、上記第2の第2導電型クラッド層をさらにウエットエッチングして、逆メサ形状のリッジストライプ構造を形成する第2のエッチング工程と、

該リッジストライプ構造を埋め込むように、第1導電型 電流ブロック層を結晶成長させる工程と、

上記リッジマスクを除去した後、上記第1導電型電流ブロック層上,および上記第1の第2導電型コンタクト層上に、該第1の第2導電型コンタクト層と同じ半導体材料からなる第2の第2導電型コンタクト層を結晶成長させる工程とを備えたことを特徴とする半導体レーザの製造方法。

【請求項2】 請求項1に記載の半導体レーザの製造方法において、

上記第1 導電型半導体基板は第1 導電型 G a A s からなり、

上記第1 導電型クラッド層は、第1 導電型A 1, G a L, A s (0<x <1)からなり、

上記第1, 第2の第2導電型クラッド層は、第2導電型A1, Ga: As (0<x <1)からなり、

上記第2導電型エッチングストッパ層は、第2導電型A 1, Ga., As(x<y <1)からなり、

上記第1,第2の第2導電型コンタクト層は第2導電型 GaAsからなり、

上記第2のエッチングは、酒石酸と過酸化水素との混合液を用いて行われることを特徴とする半導体レーザの製造方法。

【請求項3】 請求項2に記載の半導体レーザの製造方法において、

上記第2のエッチングは、濃度が50%wtの酒石酸と、濃度が31%wtの過酸化水素とを4:1の割合で

混合してなるエッチング液を用いて、2.5分以上行われることを特徴とする半導体レーザの製造方法。

【請求項4】 請求項3に記載の半導体レーザの製造方法において、

上記第1のエッチングは、上記第2のエッチングと同じ エッチング液を用いて行われることを特徴とする半導体 レーザの製造方法。

【請求項5】 請求項3に記載の半導体レーザの製造方法において、

上記第1導電型クラッド層は、第1導電型Alus Gaus Asからなり、

上記第1, 第2の第2導電型クラッド層は、第2導電型 Al₀, Ga₀, Asからなり、

上記第2導電型エッチングストッパ層は、第2導電型A 1 m Gam Asからなることを特徴とする半導体レーザの製造方法。

【請求項6】 第1導電型半導体基板の一主面上に配置された第1導電型クラッド層と、

該第1導電型クラッド層上に配置された、該第1導電型 クラッド層よりも実効的なパンドギャップエネルギーの 小さい材料及び構造からなる活性層と、

該活性層上に配置された、上記第1導電型クラッド層と 同じ半導体材料からなる第1の第2導電型クラッド層 と、

該第1の第2導電型クラッド層上に配置された、該第1の第2導電型クラッド層をエッチングするエッチング液に対して、上記第1の第2導電型クラッド層よりもエッチングレートの低い半導体材料からなる第2導電型エッチングストッパ層と、

該第2導電型エッチングストッパ層上に配置された上記第1の第2導電型クラッド層と同じ半導体材料からなる第2の第2導電型クラッド層およびその上に配置された第1の第2導電型コンタクト層で形成された、くびれ部のない逆メサ形状のリッジストライプ構造と、

該リッジストライプ構造を埋め込むよう配置された第1 導電型電流ブロック層と、

該第1 導電型電流ブロック層上,および上記第1の第2 導電型コンタクト層上に配置された、第1の第2 導電型 コンタクト層と同じ半導体材料からなる第2の第2 導電型コンタクト層とを備えたことを特徴とする半導体レーザ。

【請求項7】 請求項6に記載の半導体レーザにおいて。

上記第1導電型半導体基板はGaAsからなり、

上記第1導電型クラッド層は、第1導電型Alus Gaus Asからなり、

上記第1,第2の第2導電型クラッド層は、第2導電型A11,Ga11,Asからなり、

上記第2導電型エッチングストッパ層は、第2導電型A 1₀₁ Ga₀₁ Asからなり、 上記第1,第2の第2導電型コンタクト層は第2導電型 GaAsからなることを特徴とする半導体レーザ。 【発明の詳細な説明】

[0001]

【発明の属する技術分野】この発明は、半導体レーザの 製造方法及び半導体レーザに関し、特にリッジ型半導体 レーザの製造方法及び半導体レーザに関するものであ る。

[0002]

【従来の技術】図3は従来の半導体レーザの構造を示す 斜視図であり、図において、1はn型(以下,n-と称 す) GaAs半導体基板、2は該基板1の(100)面 上に形成された厚さが1.5~2 μ mであるn-A]。 Ga., As(x=0.5) 下クラッド層、3は下クラッド層 2よりも実効的なバンドギャップエネルギーが小さい活 性層で、例えば、厚さが10nmでアルミ組成比vが 0.05~0.15である3層のAl, Gai, Pウエ ル層(図示せず)の各層の間に、厚さが10nmでアル ミ組成比w が0.2~0.35であるAl.Gal.P バリア層(図示せず)を挟み込んでなる5層の積層構造 を、厚さが35nmで上記バリア層と同じ組成の材料か らなる2層の光ガイド層(図示せず)で挟み込んでなる 量子井戸構造活性層等が用いられる。4は厚さが0.2 ~0.5μmであるp型(以下, p-と称す) A 1, G a₁₋, As(x=0.5) 第1上クラッド層, 5は厚さが約2 0 0 オングストロームである p − A 1, G a - , A s (y =0.7) エッチングストッパ層, 6は厚さが1.0~2. 0μmであるp-Al, Ga₁, As(x=0.5) 第2上ク ラッド層,7は厚さが $0.5~1\mu$ mであるp-GaAs第1コンタクト層で、上記第2上クラッド層6と第1 コンタクト層7とは半導体レーザの共振器となる方向 (以下レーザ共振器長方向と称す) に伸びるリッジスト ライプ構造(以下リッジ構造とも称す)9を形成してお り、その共振器長方向に垂直な面における断面形状は逆 メサ形状となっている。12は該リッジストライプ構造 9を埋め込むように形成された上記活性層3の実効的な バンドギャップよりもバンドギャップが小さい材料から なるn型の電流ブロック層で、例えばn-GaAs等が 用いられる。9 cはリッジ構造9の折れ曲がり部、13 は厚さ2~3 μ mのp-GaAs第2コンタクト層,1 4はp側電極, 15はn側電極をそれぞれ示す。

【0003】また、図4は従来の半導体レーザの製造方法を示す断面工程図であり、図において、図3と同一符号は同一又は相当する部分を示しており、8は絶縁膜からなるリッジマスクを示している。

【0004】また、図5は従来の半導体レーザの製造方法の、図4(c)に示す工程においてAで示す部分を拡大して示す斜視図であり、図において、図4と同一符号は同一又は相当する部分を示しており、5aはエッチングにより露出した(100)面からなるエッチングストッ

パ層表面、9 a はリッシストライプ構造9のレーザ共振器長方向と平行な側面(以下、リッシ側面と称す)の一方の上部であり、その面方位は(/1/11) A 面である。

【0005】なお、この面方位を示す(/1/11)と は.

[0006]

【数1】

 $(\overline{1}\,\overline{1}\,0)$

【0007】を表したものであり、本明細書中で、括弧"()"内に記載した"/"はバーを示すものとする。【0008】また、9 bはリッジ側面の一方の下部で、(/1/11) A面と(100)面との間の面によりなっている。9 cはリッジ側面の折れ曲がり部である。【0009】次に動作について説明する。p側電極14側に正、n側電極15側に負となるように電圧を印加すると、電子はpーGaAs第2コンタクト層13,pーGaAs第1コンタクト層7,pー第2上クラッド層6,pー第1上クラッド層4を経て量子井戸活性層3へ、また電子はnーGaAs半導体基板1,nー下クラッド層2を経て量子井戸活性層3にそれぞれ注入ラッド層2を経て量子井戸活性層3にそれぞれ注入ラッド層2を経て量子井戸活性層3にそれぞれ注入方式とでででではある。そしてキャリアの注入量を十分高くして導波路の損失を越える光が発生すればレーザ発振が生じる。

【0010】次にリッジ構造9について説明する。スト ライプ状のリッジ構造9に隣接するn-GaAs電流ブ ロック層12に覆われている領域では、n-GaAs電 流ブロック層12がp-第1上クラッド層4とp-Ga As第2コンタクト層13との間でそれぞれpn接合を 形成しており、p側電極14側を正となるよう電圧を印 加しても、リッジ構造9以外の領域ではpnp接合を形 成しており電圧の印加方向が逆バイアスとなるため電流 は流れない。つまりn-GaAs電流ブロック層12は 文字通り電流をブロックする機能を果たす。よって電流 はリッジ構造9のみを流れるため、リッジ構造9直下の 領域の量子井戸活性層3のみに電流は集中し、レーザ発 振するために十分な電流密度に達する。またn-GaA s電流ブロック層12は量子井戸活性層3で発したレー ザ光を吸収する性質がある。これは電流ブロック層12 の材料であるGaAsのバンドギャップエネルギーが活 性層3の実効的なバンドギャップエネルギーより小さく なるよう設計されているからである。このためリッジ構 造9の両脇ではレーザ光は強い吸収を受けるため、リッ ジ構造9の近傍のみにレーザ光も集中する。この結果、 半導体レーザの動作特性の中で重要な水平横モードも安 定に単峰の形状となる。

【0011】次に従来の半導体レーザの製造方法について説明する。まず、ウエハ状のn-GaAs半導体基板1の(100)面上に、n-下クラッド層2,活性層

3, p-第1上クラッド層4, p-エッチングストッパ層5, p-第2上クラッド層6, p-GaAs第1コンタクト層7の各層をエピタキシャル結晶成長する。この成長方法としては、例えばMOCVD (Metal Organic Chemical Vapor Deposition)法等が用いられる。成長後のウエハの断面図を図<math>4(a)に示す。

【0012】続いて、p-GaAs第1コンタクト層7 上に、図4(b) に示すように、逆メサ形状のリッジスト ライプ構造が形成可能な方向、例えば「011〕方向に 伸びるストライプ状の絶縁膜からなるリッジマスク8を 形成する。材質としてはSi、N、、SiO、等が用い られ、このリッジマスク8のレーザ共振器長方向と垂直 な方向(以下レーザ共振器幅方向と称す)の幅は約8 μ mである。このリッジマスク8は逆メサ形状のリッジ構 造9を形成するためのエッチングのマスクとして機能す る。次に、図4(c) に示すように、このリッジマスク8 をマスクとして逆メサ形状のリッジ構造が形成されるよ うエッチングストッパ層5に達するまでエッチングを行 う。このエッチングにおいてはp-GaAs第1コンタ クト層7,p-Al, Gai, As(x=0.5) 第2クラッ ド層6はエッチングできるが、p-Al, Gai, As (y=0.7) エッチングストッパ層5はエッチングされない ような選択エッチャントを用いることにより、再現性良 くリッジ構造9を形成できる。このようなエッチャント の例としてリッジ形成に一般的に用いられる酒石酸と過 酸化水素の混合液が挙げられる。エッチングストッパ層 5までエッチングが到達したかどうかはエッチング中に 目視でウエハ表面に観察される、エッチング表面となっ ている層の変化に伴う、反射光の変化により判断でき る。すなわち、エッチングがエッチングストッパ層5に 達すると同時に反射光の干渉色が消えるので、干渉光が 消えると同時にウエハをエッチャントからあげて水洗す る。

【0013】このような方法により、図5に示すよう に、逆メサ形状のリッジストライプ構造が形成される。 ここで、このリッジストライプ構造9は、そのレーザ共 振器幅方向の幅(以下リッジ幅と称す)が活性層3に近 づくにしたがって狭くなっているような完全な逆メサ形 状とならず、リッジ側壁のエッチングストッパ層5に近 い下部に、リッジ構造の内側に向かって突出したリッジ ストライプが伸びる方向と平行な折れ曲がり部9cが形 成されている逆メサ形状のリッジ構造9となり、リッジ 構造9の最上部から上記折れ曲がり部9cに向かうにつ れてリッジ構造9のリッジ幅が狭くなり、この折れ曲が り部9cから活性層3やエッチングストッパ層5に向か うにつれてリッジ幅が広がっている形状となっている。 そして、リッジ構造9下部のリッジ側面と、このリッジ 側面と接するエッチングストッパ層5の上記エッチング により露出した表面とのなす角度は鈍角となっている。 【0014】このようなリッジ構造9が形成されるの

は、リッジ形成のためのエッチングの(100)面を形成するエッチングレートが早いため、エッチングがエッチングストッパ層5に達した時点においては、完全な逆メサ形状のリッジ構造のリッジ側面となる(/1/1)面等の面を形成するためのエッチングが十分に行われておらず、その結果、リッジ構造9のリッジ側面の下部9bに、(100)面と本来逆メサ形状のリッジ構造9の側面となる面との間の過渡的な面、例えば、(100)面と(/1/11)面との間の面が形成されることによるものである。

【0015】このように、一般に、逆メサ形状のリッジ 構造を形成できる方向に伸びるリッジマスクを用いて、 逆メサ形状のリッジストライプ構造を形成するためのエッチングを行うと、リッジ構造の上部においてはそのリッジ幅が活性層に近づくにしたがって狭くなっている逆メサ形状を有し、その下部のエッチングストッパ層に近い部分においては、活性層に近づくにつれてそのリッジ幅が広くなっている、リッジ側壁のエッチングストッパ層に近い下部に、リッジ構造の内側に向かって突出した折れ曲がり部が形成されている逆メサ形状のリッジ構造が形成される。

【0016】続いて、図4(d)のように再結晶成長でリッジ構造9以外の箇所をn-GaAs電流ブロック層12で埋め込む。リッジ構造9上にはリッジマスク8が結晶成長時のマスクともなるため結晶成長は行われない。【0017】最後にウエットあるいはドライエッチングによりリッジマスク8を除去した後、図4(e)に示すように、p-GaAs第2コンタクト層13を結晶成長し、その後、n-GaAs半導体基板1の裏面側にn側電極15、p-GaAs第2コンタクト層13上にp側電極15、p-GaAs第2コンタクト層13上にp側電極14を形成し、リッジストライプ構造9の伸びる方向に対して垂直にへき開をおこないレーザ共振器端面(図示せず)を形成することにより、図3に示すような半導体レーザが完成する。

[0018]

【発明が解決しようとする課題】以上のように、従来の半導体レーザの逆メサ形状のリッジ構造9は、リッジマスク8を用いて、pー第2上クラッド層6をエッチングストッパ層5が露出するまで選択的にエッチングすることにより形成されていた。このような逆メサ形状のリッジ構造9を備えたリッジ型の半導体レーザではリッジ構造9の最も活性層3に近い下側(以下、リッジボトム幅と称す)、即ちエッチングストッパ層5とリッジ構造9をがます。このリッジ幅は横モード制御の観点から非常に重要である。このリッジ幅は横モード制御の観点から非常に重要である。このリッジボトム幅が広いとあっていまっ。したがって、リッジボトム幅を、例えば4μm以下の幅で制御性よく形成する必要がある。

【0019】ところが、上述したような従来の半導体レ

ザの製造方法を用いて形成された半導体レーザにおい ては、逆メサ形状のリッジストライプ構造9が、完全な 逆メサ形状となっておらず、エッチングストッパ層5に 近い下部においてリッジ側壁にリッジ構造の内側に向か って突出したリッジストライプが伸びる方向と平行な折 れ曲がり部9cが形成されている逆メサ形状、即ちくび れ部分を有する逆メサ形状のリッジ構造9となってお り、この折れ曲がり部9cが形成されている位置からエ ッチングストッパ層5方向に向かうにつれてリッジ幅が 広くなるような構造となっているため、リッジ構造9の 最もリッジ幅の狭い部分がリッジボトム部とはならず、 この折れ曲がり部9 c が形成されている部分が他の部分 と比べて最もリッジ幅が狭い部分となってしまってい た。そのため、リッジボトム幅を4µm以下となるよう に狭くすると、それに伴い、上記リッジ構造9内の上記 折れ曲がり部9cのリッジ幅がさらに狭くなり、この部 分の電気的な抵抗が非常に高くなり、素子特性を劣化さ せてしまうという問題があった。特に高出力時にこの部 分での発熱が大きくなるので、所望の光出力が出る前に 熱的に飽和してしまうという大きな問題が生じていた。 【0020】この発明は、上記のような問題点を解消す るためになされたものであり、その最も活性層に近い部 分のレーザ共振器長方向と直交する方向の幅が、その他 の部分の幅と比べて最も狭い逆メサ形状のリッジストラ イプ構造を備えた半導体レーザを得ることができる半導 体レーザの製造方法を提供することを目的とする。

【0021】また、この発明は、上記のような問題点を解消するためになされたものであり、その最も活性層に近い部分のレーザ共振器長方向と直交する方向の幅が、その他の部分の幅と比べて最も狭い逆メサ形状のリッジストライプ構造を備えた半導体レーザを提供することを目的とする。

[0022]

【課題を解決するための手段】この発明に係る半導体レ ーザの製造方法は、第1導電型半導体基板の一主面上 に、第1導電型クラッド層と、該第1導電型クラッド層 よりも実効的なバンドギャップエネルギーの小さい材料 及び構造からなる活性層と、上記第1導電型クラッド層 と同じ半導体材料からなる第1の第2導電型クラッド層 と、上記第1の第2導電型クラッド層をエッチングする エッチング液に対して、上記第1の第2導電型クラッド 層よりもエッチングレートの低い半導体材料からなる第 2 導電型エッチングストッパ層と、上記第1の第2導電 型クラッド層と同じ半導体材料からなる第2の第2導電 型クラッド層と、第1の第2導電型コンタクト層とを順 次エピタキシャル結晶成長させる工程と、上記第1の第 2 導電型コンタクト層上に、逆メサ形状のリッジストラ イプ構造を形成可能な方向に伸びるストライプ状のリッ ジマスクを形成する工程と、該リッジマスクを用いて、 上記第1の第2導電型コンタクト層と上記第2の第2導 電型クラッド層とを上記エッチングストッパ層が露出するまでウエットエッチングする第1のエッチング工程と、その後、上記第2の第2導電型クラッド層をさらにウエットエッチングして、逆メサ形状のリッジストライプ構造を形成する第2のエッチング工程と、該リッジマスクを除力を結晶成長させる工程と、上記リッジマスクを除した後、上記第1項電型電流ブロック層上、およい第1の第2導電型コンタクト層と同じ半導体材料からなる第2の第2導電型コンタクト層を結晶成長させる工程とを備えるようにしたものである。

【0023】また、上記半導体レーザの製造方法において、上記第1導電型半導体基板は第1導電型GaAsからなり、上記第1導電型クラッド層は、第1導電型Al、Gal、As(0<x<1)からなり、上記第1,第2の第2導電型クラッド層は、第2導電型Al、Gal、As(0<x<1)からなり、上記第2導電型エッチングストッパ層は、第2導電型Al、Gal、As(x<y<1)からなり、上記第2導電型コンタクト層は第2導電型GaAsからなり、上記第2のエッチングは、酒石酸と過酸化水素との混合液を用いて行われるようにしたものである。

【0024】また、上記半導体レーザの製造方法において、上記第2のエッチングは、濃度が50%wtの酒石酸と、濃度が31%wtの過酸化水素とを4:1の割合で混合してなるエッチング液を用いて、2.5分以上行われるようにしたものである。

【0025】また、上記半導体レーザの製造方法において、上記第1のエッチングは、上記第2のエッチングと同じエッチング液を用いて行われるようにしたものである。

【0026】また、上記半導体レーザの製造方法において、上記第1導電型クラッド層は、第1導電型Alis Gais Asからなり、上記第1,第2の第2導電型クラッド層は、第2導電型Alis Gais Asからなり、上記第2導電型エッチングストッパ層は、第2導電型Alis Gais Asからなるようにしたものである。

【0027】また、この発明に係る半導体レーザは、第1導電型半導体基板の一主面上に配置された第1導電型クラッド層と、該第1導電型クラッド層上に配置された、該第1導電型クラッド層よりも実効的なバンドギップエネルギーの小さい材料及び構造からなる活性層と、該活性層上に配置された、上記第1導電型クラッド層と同じ半導体材料からなる第1の第2導電型クラッド層とに配置された、該第1の第2導電型クラッド層をエッチングするエッチング液に対して、上記第1の第2導電型クラッド層よりもエッチングレートの低い半導体材料からなる第2導電

型エッチングストッパ層と、該第2導電型エッチングストッパ層上に配置された上記第1の第2導電型クラッド層と同じ半導体材料からなる第2の第2導電型クラッド層およびその上に配置された第1の第2導電型コンタクト層で形成された、くびれ部のない逆メサ形状のリッシストライプ構造と、該リッジストライプ構造を埋め込むよう配置された第1導電型電流ブロック層と、該第1可能型では、第1の第2導電型コンタクト層上に配置された、第1の第2導電型コンタクト層と同じ半導体材料からなる第2の第2導電型コンタクト層とを備えるようにしたものである。

【0028】また、上記半導体レーザにおいて、上記第1導電型半導体基板はGaAsからなり、上記第1導電型クラッド層は、第1導電型Alox Gaox Asからなり、上記第1,第2の第2導電型クラッド層は、第2導電型Alox Gaox Asからなり、上記第2導電型エッチングストッパ層は、第2導電型Alox Gaox Asからなり、上記第1,第2の第2導電型コンタクト層は第2導電型GaAsからなるようにしたものである。

実施の形態1.この発明の実施の形態1に係る半導体レ

- ザの製造方法(図2)は、第1導電型半導体基板

[0029]

【発明の実施の形態】

(1) の一主面上に、第1導電型クラッド層(2)と、 該第1導電型クラッド層(2)よりも実効的なバンドギ ャップエネルギーの小さい材料及び構造からなる活性層 (3)と、上記第1導電型クラッド層(2)と同じ半導 体材料からなる第1の第2導電型クラッド層(4)と、 上記第1の第2導電型クラッド層(4)をエッチングす るエッチング液に対して、上記第1の第2導電型クラッ ド層(4)よりもエッチングレートの低い半導体材料か らなる第2導電型エッチングストッパ層(5)と、上記 第2導電型クラッド層(4)と同じ半導体材料からなる 第2の第2導電型クラッド層(6)と、第1の第2導電 型コンタクト層(7)とを順次エピタキシャル結晶成長 させる工程と、上記第1の第2導電型コンタクト層 (7)上に、逆メサ形状のリッジストライプ構造を形成 可能な方向に伸びるストライプ状のリッジマスク(8) を形成する工程と、該リッジマスク(8)を用いて、上 記第1の第2導電型コンタクト層(7)と上記第2の第 2導電型クラッド層(6)とを上記エッチングストッパ 層(5)が露出するまでウエットエッチングする第1の エッチング工程と、その後、上記第2の第2導電型クラ ッド層(6)をさらにウエットエッチングして、逆メサ 形状のリッジストライプ構造(19)を形成する第2の エッチング工程と、該リッジストライプ構造(19)を 埋め込むように、第1導電型電流ブロック層(12)を 結晶成長させる工程と、上記リッジマスク(8)を除去 した後、上記第1導電型電流ブロック層(12)上,お

【0030】実施の形態2. また、この発明の実施の形 態2に係る半導体レーザの製造方法(図2)は、上記半 導体レーザの製造方法において、上記第1導電型半導体 基板(1)は第1導電型GaAsからなり、上記第1導 電型クラッド層(2)は、第1導電型A1,Ga1,A s(0<x <1)からなり、上記第1,第2の第2導電型ク ラッド層(4,6)は、第2導電型A1,Ga:,As (0<x <1)からなり、上記第2導電型エッチングストッ パ層(5)は、第2導電型A1, Ga:, As(x<y < 1)からなり、上記第1,第2の第2導電型コンタクト層 (7,13)は第2導電型GaAsからなり、上記第2 のエッチングは、酒石酸と過酸化水素との混合液を用い て行われるようにした構成としたものであり、第1のエ ッチングにより形成されたリッジストライプ構造(9) の下部の活性層(3)に近づくにつれてリッジ幅が広く なっている部分を、第2のエッチング工程により、エッ チングストッパ層(5)に対して選択的にエッチングし て、最も活性層(3)に近い部分の共振器長方向と直交 する方向の幅が、その他の部分の幅と比べて最も狭くな っている逆メサ形状のリッジストライプ構造(19)を 備えた半導体レーザを提供できる作用効果がある。

【0031】実施の形態3.また、この発明の実施の形態3に係る半導体レーザの製造方法(図2)は、上記半導体レーザの製造方法において、上記第1のエッチングは、上記第2のエッチングと同じエッチング液を用いて行われるようにした構成としたものであり、これにより、第1のエッチングから第2のエッチングへのエッチングの切替えをなくして、製造工程を容易にすることができる作用効果がある。

【0032】実施の形態4.また、この発明の実施の形態4に係る半導体レーザ(図1)は、第1導電型半導体基板(1)の一主面上に配置された第1導電型クラッド層(2)と、該第1導電型クラッド層(2)上に配置された、該第1導電型クラッド層(2)よりも実効的なバンドギャップエネルギーの小さい材料及び構造からなる

活性層(3)と、該活性層(3)上に配置された、上記 第1導電型クラッド層(2)と同じ半導体材料からなる 第1の第2導電型クラッド層(4)と、該第1の第2導 電型クラッド層(4)上に配置された、該第1の第2導 電型クラッド層(4)をエッチングするエッチング液に 対して、上記第1の第2導電型クラッド層(4)よりも エッチングレートの低い半導体材料からなる第2導電型 エッチングストッパ層(5)と、該第2導電型エッチン グストッパ層(5)上に配置された上記第1の第2導電 型クラッド層(4)と同じ半導体材料からなる第2の第 2 導電型クラッド層(6) およびその上に配置された第 1の第2導電型コンタクト層(7)で形成された、くび れ部のない逆メサ形状のリッジストライプ構造 (19) と、該リッジストライプ構造(19)を埋め込むよう配 置された第1導電型電流ブロック層(12)と、該第1 導電型電流プロック層(12)上,および上記第1の第 2 導電型コンタクト層(7)上に配置された、第1の第 2導電型コンタクト層(7)と同じ半導体材料からなる 第2の第2導電型コンタクト層(13)とを備える構成 としたものであり、これにより、その最も活性層(3) に近い部分の共振器長方向と直交する方向の幅が、その 他の部分の幅と比べて最も狭くなっている逆メサ形状の リッジストライプ構造(19)を備えた半導体レーザを 提供できる作用効果がある。

[0033]

【実施例】

実施例1. 図1は本実施例1の半導体レーザの構造を示 す斜視図であり、図において、1はn型(以下, n-と 称す) GaAs半導体基板、2は該基板1の(100) 面上に形成された厚さが1.5~2 μ mであるn-A1 、G a - , A s (x=0.5) 下クラッド層、 3 は下クラッド 層2よりも実効的なバンドギャップエネルギーが小さい 活性層で、例えば、厚さが10nmでアルミ組成比v が O. 05~0. 15である3層のA1, Ga₁₋₁, Pウエ ル層(図示せず)の各層の間に、厚さが10nmでアル ミ組成比w が 0. 2~0. 35である A 1. G a i. P バリア層 (図示せず) を挟み込んでなる 5層の積層構造 を、厚さが35nmで上記バリア層と同じ組成の材料か らなる2層の光ガイド層(図示せず)で挟み込んでなる 量子井戸構造活性層等が用いられる。また、AIGaA s以外のその他の材料としてInGaAsを用いて活性 層を構成するようにしてもよい。4は厚さが0.2~ 5μmであるp型(以下, p-と称す) A 1, G a --, As(x=0.5) 第1上クラッド層, 5は厚さが約20 0オングストロームであるp-A1, Ga., As(y= 0.7) エッチングストッパ層, 6は厚さが1.0~2. 0μ mであるp-A1, Ga_{1} , As(x=0.5) 第2上ク ラッド層, 7は厚さが $0.5 \sim 1 \mu m$ であるp - GaAs第1コンタクト層で、上記第2上クラッド層6と第1 コンタクト層7とは半導体レーザの共振器長方向に伸び

るリッジストライプ構造19を形成しており、その共振器長方向に垂直な面における断面形状は逆メサ形状となっている。12は該リッジストライプ構造19を埋めるいった上記活性層3の実効的なバンドギャップエネルギーよりもバンドギャップエネルギーよりもバンドギャップの層を用いて、本生の場では特にnーGaAs電流ブロック層を用いて、を開発しては特にnーGaAs電流ブロック層を用いなり、の13は厚さ2~3μmのpーGaAs第2コンタトティーでは中側電極、15はn側電極をそれぞれ示すの関連をそれぞれであり、図において、図2は本実施例1の半導体レーザの製造方法を示す断面工程図であり、図において、図は増減がらなるリッジマスク、9はリッジストライプ構造りの折れ曲がり部、すなわちくびれ部分である。

【0035】次に動作について説明する。p側電極14 側に正、n側電極15側に負となるように電圧を印加す ると、電子はp-GaAs第2コンタクト層13, p-GaAs第1コンタクト層7,p-第2上クラッド層 6, p-第1上クラッド層4を経て量子井戸活性層3 へ、また電子はn-GaAs半導体基板1, n-上クラ ッド層2を経て量子井戸活性層3にそれぞれ注入され、 電子とホールの再結合が発生し、活性層3内で誘導放出 光が生ずる。そしてキャリアの注入量を十分高くして導 波路の損失を越える光が発生すればレーザ発振が生じ る。本実施例1の半導体レーザにおいては、ストライプ 状のリッジ構造19に隣接するn-GaAs電流ブロッ ク層12に覆われている領域では、n-GaAs電流ブ ロック層 12 が p-A 1, Ga_{11} , As(x=0.5) 第1上 クラッド層4とp-GaAs第2コンタクト層13との 間でそれぞれpn接合を形成しており、p側電極14側 を正となるよう電圧を印加しても、リッジ構造9以外の 領域ではpnp接合を形成しており電圧の印加方向が逆 バイアスとなるため電流は流れず、リッジ構造19直下 の領域の量子井戸活性層3のみに電流は集中し、レーザ 発振するために十分な電流密度に達する。またn-Ga As電流ブロック層12は量子井戸活性層3で発したレ - ザ光を吸収する性質がある。これは電流ブロック層1 2の材料であるGaAsのバンドギャップエネルギーが 活性層3の実効的なバンドギャップエネルギーより小さ くなるよう設計されているからである。このため、リッ ジ構造19の両脇ではレーザ光は強い吸収を受けるた め、リッジ構造19の近傍のみにレーザ光も集中し、こ の結果、半導体レーザの動作特性の中で重要な水平横モ - ドも安定に単峰の形状となる。

【0036】次に本実施例1の半導体レーザの製造方法について説明する。まず、ウエハ状のn-GaAs半導体基板1の(100)面上に、n-Fクラッド層2,活性層3,p-第1上クラッド層4,p-エッチングストッパ層5,p-第2上クラッド層6,p-GaAs第1

コンタクト層7の各層をエピタキシャル結晶成長する。 この成長方法としてはMOCVD法等が用いられる。成 長後のウエハの断面図を図2(a)に示す。

【0037】この第1コンタクト層7上に図2(b) のよ うに、逆メサ形状のリッジストライプ構造を形成可能な 方向、例えば[011]方向に伸びるストライプ状のリ ッジマスク8を形成する。材質としてはSi,N,,S i O₁ 等の絶縁膜が用いられ、そのレーザ共振器長方向 と垂直な方向(以下レーザ共振器幅方向と称す)の幅は 約8μmである。なお、このリッジマスク8のレーザ共 振器幅方向の幅は半導体レーザの仕様に応じて調整され る。このリッジマスク8はリッジ構造を形成する際のエ ッチングのマスクとして機能し、このリッジマスク8の 伸びる方向がレーザ共振器長方向となる。次に、図2 (c) に示すように、このリッジマスク8をマスクとして 逆メサ形状のリッジ構造が形成されるよう第1のエッチ ングを行う。この第1のエッチングにおいてはp-Ga As第1コンタクト層7, p-Al, Gai, As(x= 0.5) 第2クラッド層6はエッチングできるが、p-A 1, Ga₁, As(y=0.7) エッチングストッパ層 5 はエ ッチングされないような選択エッチャントを用いたウエ ットエッチングを行うことにより、再現性よく、リッジ 構造9が形成できる。このようなエッチャントの例とし て酒石酸と過酸化水素の混合液が挙げられる。このエッ チングはエッチングストッパ層5の表面が露出するまで 行われ、このリッジストライプ構造9は、上述した従来 の半導体レーザのリッジストライプ構造と同様の、エッ チングストッパ層5に近い下部においてリッジ側壁にリ ッジ構造の内側に向かって突出した折れ曲がり部9cが 形成されている構造、即ちくびれ部分を備えた構造とな っており、その折れ曲がり部9cの上部においてはエッ チングストッパ層5に近づくにしたがってレーザ共振器 幅方向の幅(以下リッジ幅と称す)が狭くなっている逆 メサ形状で、その下部のエッチングストッパ層5に近い 部分においては、エッチングストッパ層5に近づくにつ れてリッジ幅が広くなっている形状であるリッジ構造と なっている。

【0038】次にエッチングストッパ層5にエッチングが到達してから、更にエッチングストッパ層5に対してエッチングレートが低いという選択性を有するエッチャントを用いてリッジ構造9のリッジ側面に対して第2のエッチングを行う。このようなウエットエッチングはいる。このオーバーエッチングと呼ばれる。このオーバーエッチングを所定の時間だけ行うことにより、上記リッジ構造9の下部の、活性層3やエッチングストッパ層5に対して選択的にエッチングして、リッジ側面と接する上記オーバーエッチングルのより露出したエッチングストッパ層5の表面とのなすにより露出したエッチングストッパ層5の表面とのなす角度を鋭角とすることができ、活性層3に近づくにつれ

てリッジ幅が狭くなっている完全な逆メサ形状のリッジストライプ構造19を形成することができる。例えば、この選択エッチングのエッチャントとして酒石酸(50%wt):過酸化水素(31%wt)=4:1の混合液を用いる場合は2.5分以上のオーバーエッチングを行うことにより、図2(d)に示すような、完全な逆メサの形状を呈したリッジ構造19が形成できる。なお、このオーバーエッチングの時間はリッジマスク8の幅に応じて調整される。

【0039】このようなオーバーエッチングにより完全な逆メサ形状のリッジ構造19が形成されるのは、リッジマスク8のストライプ方向が逆メサ形状が形成可能な方向に形成されている場合、完全な逆メサ形状を有すグレートに対して、その他の面をエッチングするエッチメングレートの方が非常に高く、リッジ構造9下部の逆メナルドとなっていない部分のリッジ構造9下部の逆メチサ形状となっていない部分のリッジ構造9下部の逆メチサがレートで選択的にエッチングの間は、基板1に対して完全に加るため、オーバーエッチングの間は、基板1で完全に直下でいるため、オーバーエッチングは基板1の一生を表しているため、オーバーエッチングは基板1のアングは表表して重要であるため、オーバーエッチングは基板1のアングは表表して変異ができる。

【0040】なお、上記リッジ9を形成する際の第1のエッチングのエッチング液として、上記のオーバーエッチングに用いたエッチング液を使用するようにしてもよく、このような場合には、第1のエッチングから第2のエッチングへのエッチングの切替えをなくして、製造工程を容易にすることができる。

【0041】続いて、図2(e)のように、再結晶成長によりリッジ構造19以外の箇所をn-GaAs電流プロック層12で埋め込む。リッジ構造19はリッジマスク8が結晶成長時のマスクともなるため、この上には結晶成長しない。

【0042】最後にウエットあるいはドライエッチングによりリッジマスク8を除去した後、図2(f)に示すように、さらにpーGaAs第2コンタクト層13を結晶成長し、nーGaAs半導体基板1の裏面側にn側電極15、pーGaAs第2コンタクト層13上にp側電極14を形成し、リッジストライプ構造9の伸びる方向に対して垂直にへき開をおこないレーザ共振器端面(図示せず)を形成することにより、図1に示すような半導体レーザが完成する。

【0043】この半導体レーザの、リッジ構造19は活性層3に近づくにしたがってその幅が小さくなっている完全な逆メサ形状であるため、リッジ構造19で最も細い部分はリッジボトム部分となり、リッジ構造19のそれ以外の部分はリッジボトム幅よりひろくなっている。そのため、図3に示すような、エッチングストッパ層が

露出した時点でリッジ構造を形成するためのエッチングを終えてしまう従来の半導体レーザの製造方法により形成された半導体レーザにおいて問題になった、リッジ構造9の折れ曲がり部9c、すなわちくびれ部分が最もリッジ幅の狭い部分となっていたことに起因するリッジ構造9の高抵抗化という問題が生じないので、リッジ構造19を高抵抗化させることなく、リッジボトム幅を狭くすることができ、優れた高出力特性を有する逆メサ形状のリッジ構造を備えた半導体レーザを容易に得ることが可能となる。

【0044】以上のように、本実施例1においては、基 板1上に下クラッド層2,活性層3,第1上クラッド層 4, エッチングストッパ層5, 第2上クラッド層6, 第 1コンタクト層7を順次形成し、この第1コンタクト層 7上にストライプ形状のリッジマスク8を形成し、これ をマスクとして上記エッチングストップ層5の表面が露 出するまで、上記エッチングストッパ層5に対してエッ チングレートの遅いエッチング液を用いて、エッチング ストッパ層5が露出するまで上記第1コンタクト層7と 第2上クラッド層6とをエッチングしてリッジ構造9を 形成した後、さらに、上記エッチングストッパ層5に対 するエッチングレートが上記第2上クラット層6に対す るエッチングレートと比べて十分に遅いエッチング液に より上記リッジ構造9をエッチングしてリッジ構造19 を形成するようにしたから、活性層3に近づくにしたが ってそのリッジ幅が小さくなっている逆メサ形状のリッ ジ構造を備えた半導体レーザを得ることができ、優れた 高出力特性を有する逆メサ形状のリッジ構造を備えた半 導体レーザを容易に得ることができる効果がある。

【0045】なお、上記実施例1においては、基板1としてn型の基板を用いた場合について説明したが、本発明はp型の基板を用いた場合においても適用できるものであり、このような場合においても上記実施例1と同様の効果を奏する。

【図面の簡単な説明】

【図1】 この発明の実施例1による半導体レーザの構造を示す断面図である。

【図2】 この発明の実施例1による半導体レーザの製造方法を示す断面工程図である。

【図3】 従来の半導体レーザの構造を示す断面図である。

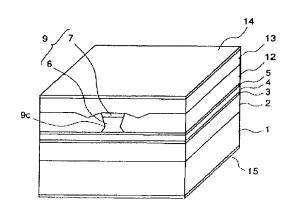
【図4】 従来の半導体レーザの製造方法を示す断面工程図である。

【図5】 従来の半導体レーザの製造方法の主要工程を 説明するための拡大斜視図である。

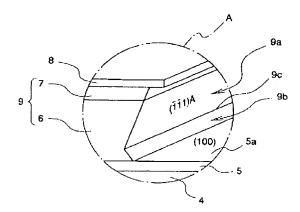
【符号の説明】

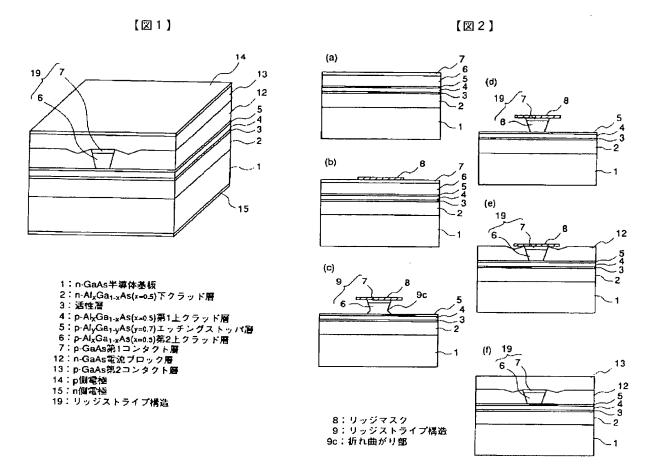
1 n-GaAs半導体基板、2 n-Al, Gain As(x=0.5) 下クラッド層、3 活性層、4 p-Al, Gain As(x=0.5) 第1上クラッド層、5 p-Al, Gain As(x=0.5) 第1上クラッド層、5 p-Al, Gain As(x=0.5) 第2上クラッド層、7 p-GaAs第1コンタクト層、8 リッジマスク、9,19 リッジストライプ構造、9a リッジ側面上部、9b リッジ側面下部、9c 折れ曲がり部、12 n-GaAs電流ブロック層、13 p-GaAs第2コンタクト層、14 p側電極、15 n側電極。

【図3】



【図5】





【図4】

